

# M9061

支持 5V 数据载波输出 TWS 充电仓 SOC 芯片



MOLE SEMI

## 概述

M9061 是一款具有同步升压输出的锂离子/聚合物电池充电保护芯片,用于保护锂离子/聚合物电池免受单芯锂离子/聚合物电池供电系统因过度充电、过度放电和/或过电流而造成的损坏或降低寿命。集成数据载波功能的高效率升压转换电路,特有的 1MHz 的开关频率允许外围使用更小尺寸的电感和电容器。使方案占用空间达到最小。

M9061 内置一套完整的恒流恒压单节电池线性充电逻辑。内置高压 MOSFET,内部防反流电路,支持 USB 电源和适配器电源工作。不需要外部检测电阻和隔离二极管。热反馈自动调节充电电流功能,在大功率操作或高环境温度条件下对芯片温度加以限制。涓流、恒定电流、恒定电压、自动关断的多阶段充电模式,有效延长电池寿命。

M9061 采用 SSOP10 封装,使用极少的外部元件,基本工作电路只需要三个外部器件。使得 M9061 成为便携式应用的理想选择。

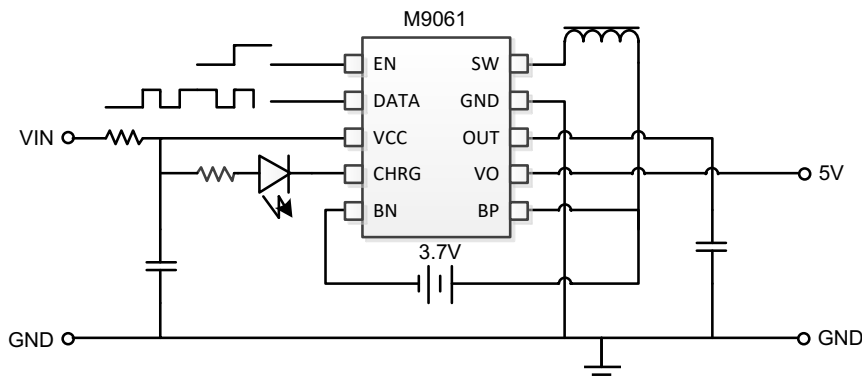
## 特征

- 最高 14V 输入电压,内置 7V OVP 功能
- $\pm 1\%$  高精度 4.2V 充电终止电压
- 固定 300mA 的充电电流
- 高精度电池电压(过充电/过放电)检测电路
- 内置功率管的两级过流保护功能
- 10 $\mu$ A 超低静态工作电流 (VBP=3.7V)
- 固定 5V 输出,高达 95% 的升压转换效率 (VBP=3.7V)
- 5V 输出直流数据载波
- 1MHz 的开关频率允许使用小型化电感器
- 支持小输入电容或无输入电容设计
- C/10 涓流充电电流和充电终止电流门限
- 自动再充电功能

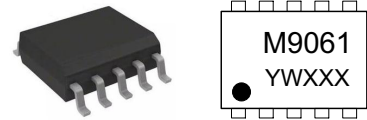
## 应用领域

- 智能无线设备
- 便携式锂电设备

## 典型应用



## 封装信息



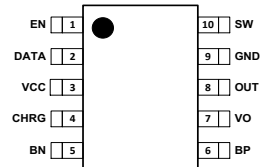
SSOP10

Y: Year code

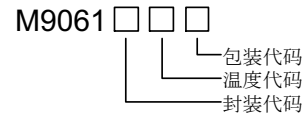
W: Week code

XXX: Lot No.

## 引脚信息



## 订购信息



器件型号	封装	包装	数量
M9061SDT	SSOP10	编带	4000

## 绝对最大额定值

V <sub>CC</sub> 管脚.....	-0.3 ~ 14.0V	工作温度范围.....	-40 ~ +85°C
BP 管脚.....	-0.3 ~ 6.0V	存储温度范围.....	-65 ~ +150°C
其他管脚.....	-0.3 ~ 6.5V	结温.....	150°C
静态放电 (ESD)		焊接温度 (焊接时间 10s) .....	260°C
HBM (人体放电模式).....	2000V	SSOP10 热阻 $\theta_{JA}$ .....	96°C/W
MM (机器放电模式).....	400V	SSOP10 热阻 $\theta_{JC}$ .....	45°C/W
CDM (充电器件放电模式).....	1000V		

## 推荐工作条件

V <sub>CC</sub> 电压.....	4.5 ~ 5.5V
I <sub>BP</sub> 持续充电电流.....	600mA
SW 电压.....	< 5.5V
VO 持续输出电流.....	500mA

## 电气特性

(V<sub>CC</sub> = 5.0V, T<sub>A</sub> = 25°C, 除非特别说明。)

参数	符号	测试条件	最小值	典型值	最大值	单位
过充闭锁门限电压	V <sub>CU</sub>		4.275	4.3	4.325	V
过充闭锁迟滞电压	V <sub>HC</sub>			0.1		V
过放闭锁门限电压	V <sub>DL</sub>			2.7		V
过放闭锁迟滞电压	V <sub>HD</sub>			0.1		V
过流闭锁门限电压1	V <sub>IOV1</sub>			0.15		V
过流闭锁门限电压2	V <sub>IOV2</sub>		0.4	0.5	0.6	V
负载短路闭锁门限电压	V <sub>SHORT</sub>		0.9	1.2	1.5	V
充电闭锁门限电压	V <sub>CHA</sub>		-1.0	-0.7	-0.4	V
保护FET导通电阻	R <sub>ON1</sub>			80		mΩ
过充保护延时时间	t <sub>CU</sub>		0.96	1.2	1.4	s
过放保护延时时间	t <sub>DL</sub>		115	144	173	ms
过流1保护延时时间	t <sub>IOV1</sub>		7.2	9	11	ms
过流2保护延时时间	t <sub>IOV2</sub>		1.8	2.24	2.7	ms
短路保护延时时间	t <sub>SHORT</sub>		220	320	380	μs
输入电源电压范围	V <sub>CC</sub>		4.5	5	13	V
输入过压保护电压	V <sub>CCOV</sub>			7		V
输入电源充电电压范围	V <sub>CCC</sub>		4.5	5	6	V
芯片工作电流	I <sub>CC</sub>	充电模式		150	500	μA
		待机模式(充电终止)		55		μA
BP 引脚电流	I <sub>BP</sub>	恒流模式		300		mA
		V <sub>CC</sub> = 0V, V <sub>BP</sub> = 3.7V		-3.5	-8	μA
		V <sub>CC</sub> = 0V, V <sub>BP</sub> = 1.5V			-0.1	μA
恒压输出 (浮充) 电压	V <sub>FLOAT</sub>	I <sub>BP</sub> = 40mA	4.158	4.200	4.242	V

参数	符号	测试条件	最小值	典型值	最大值	单位
涓流充电电流	$I_{TRIKL}$	$V_{BP} < V_{TRIKL}$		30		mA
涓流充电门限电压	$V_{TRIKL}$	$V_{BP}$ 上升		2.9		V
涓流充电迟滞电压	$V_{TRHYS}$		150	250	300	mV
VCC欠压闭锁门限电压	$V_{UV}$	$V_{CC}$ 从低到高		4.3		V
VCC欠压闭锁迟滞电压	$V_{UVHYS}$		150	200	300	mV
VCC-VBP闭锁门限电压	$V_{ASD}$	$V_{CC}$ 从低到高	60	100	140	mV
		$V_{CC}$ 从高到低	5	30	50	mV
C/10终止电流门限	$I_{TERM}$			30		mA
CHRG引脚输出低电压	$V_{CHRG}$	$I_{CHRG} = 5mA$		0.3	0.6	V
再充电电池门限电压	$\Delta V_{RECHRG}$	$V_{FLOAT} - V_{RECHRG}$	100	150	200	mV
限定温度模式中的结温	$T_{LIM}$			145		°C
充电功率FET导通电阻	$R_{ON}$			600		mΩ
软启动时间	$t_{SS}$	$I_{BP} = 0$ 到 $300mA$		10		ms
再充电比较器滤波时间	$t_{RECHARGE}$	$V_{BP}$ 高至低		1.8		ms
终止比较器滤波时间	$t_{TERM}$	$I_{BP}$ 降至 $I_{CHG}/10$		1.8		ms
PROG引脚上拉电流	$I_{PROG}$			1.0		μA
升压电路输出电压	$V_{OUT}$		4.75	5.00	5.25	V
升压电路输出电压精度		$I_{OUT} = 0mA$		2		%
开关工作频率	$F_{SOC}$	$V_{OUT} = 0.95V_O$ , 无电感	0.7	1	1.4	MHz
开关最大占空比	$D$	$V_{OUT} = 0.95V_O$ , 无电感	85	90	95	%
静态工作电流	$I_Q$	$V_{OUT} = 1.05*V_O$ , $I_{OUT} = 0mA$		8	20	μA
升压转换效率	$\eta$	$I_{OUT} = 100mA$	85			%
升压功率PFET导通电阻	$R_{ONP}$	$I_{SW} = 100mA$		400	600	mΩ
升压功率NFET导通电阻	$R_{ONN}$	$I_{SW} = 100mA$		200	300	mΩ
SW漏电流	$I_{SWLK}$	$V_{OUT} = 5.0V$ , $V_{SW} = 0$ 或 $5.2V$			1	μA
EN引脚高电平门限电压	$V_{ENH}$		0.9	3.0	5.0	V
EN引脚低电平门限电压	$V_{ENL}$		0	0.3	0.5	V
DATA引脚高电平门限电压	$V_{DATAH}$		2.0	3.0	5.0	V
DATA引脚低电平门限电压	$V_{DATAL}$		0	0.3	0.5	V

备注1：超出列表中极限参数可能会对芯片造成永久性损坏。极限参数为额定应力值。在超出推荐的工作条件和应力的情况下，器件可能无法正常工作，所以不推荐让器件工作在這些条件下。过度暴露在高于推荐的最大工作条件下，会影响器件的可靠性。

备注2：超出上述工作条件不能保证芯片正常工作。

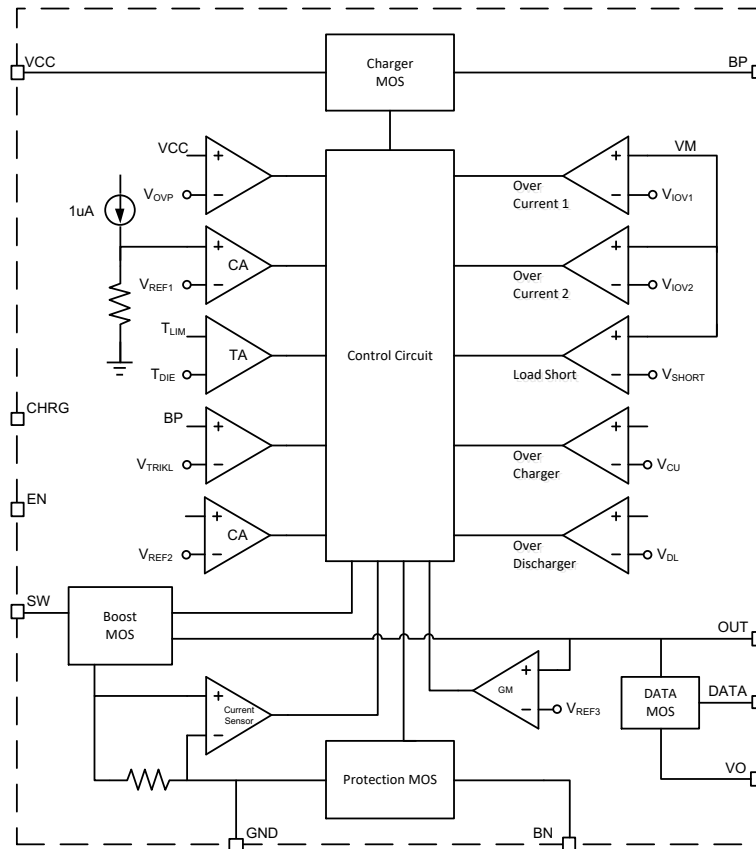
备注3：参数取决于设计，批量生产制造时通过功能性测试。

备注4：以上参数在JESD51-7, 4-layer PCB测得。

## 引脚描述

引脚	名称	引脚功能描述
1	EN	升压功能使能引脚
2	DATA	载波数据信号输入引脚
3	VCC	电源输入引脚
4	CHRG	充电状态指示引脚
5	BN	电池负端
6	BP	电池正端，充电电流输出引脚
7	VO	5V带载波电压输出引脚
8	OUT	升压输出引脚，与GND之间连接10uF陶瓷电容
9	GND	地
10	SW	开关节点，连接电感器到BP

## 功能框图



## 功能描述

M9061 是一款具有同步升压输出的锂离子/聚合物电池充电保护芯片，用于保护锂离子/聚合物电池免受单芯锂离子/聚合物电池供电系统因过度充电、过度放电和/或过电流而造成的损坏或降低寿命。

M9061 内置高效率升压转换电路，特有的 1MHz 的开关

频率允许外围使用更小尺寸的电感和电容器。使方案占用空间达到最小。提供高达 500mA 放电电流。由于其独有的设计，可以选择较小的输入电容，或者省掉输入电容。M9061 集成数据载波功能，数据信号通过 DATA 引脚输入，VO 引脚 5V 输出电压叠加数据信号输出，完成直流载波功能。

M9061 内置一套完整的单节锂离子电池采用恒定电流/

恒定电压线性充电器。它能够提供高达 600mA 的充电电流（借助一个热设计良好的 PCB 布局）和 $\pm 1\%$ 精度的浮充电压。M9061 集成了内部功率 MOSFET 及热调节电路，无需隔离二极管或外部电流检测电阻。因此，基本充电器电路仅需一个外部元件。不仅如此，M9061 还可以接 USB 电源工作。

M9061 基本工作电路外围只需要三个外部元件，使 M9061 成为便携式电子产品充放电最理想选择。

## 电池正常工作状态

M9061 监测连接在 BP 引脚和 BN 引脚之间的电池电压以及 VM 和 BN 引脚之间的电压差，以控制充电和放电。当电池电压在过放电检测电压 ( $V_{DL}$ ) 到过充电检测电压 ( $V_{CU}$ ) 的范围内，并且 VM 电压在充电器检测电压 ( $V_{CHA}$ ) 到过电流检测电压 1 ( $V_{IOV1}$ ) 的范围内时，IC 打开充电和放电控制 MOSFET。这种情况称为正常情况，在这种情况下，充放电可以自由进行。

## 电池过流保护（过流1、过流2、负载短路检测）

当电池处于正常状态时，由于放电电流高于规定值，VM 电压等于或高于过流检测电压，且状态持续时间超过过流检测延迟时间，放电控制 MOSFET 关闭，放电停止。这种状态称为过电流状态。

在过电流状态下，VM 和 BN 引脚被芯片内部 VM 和 BN 之间的电阻 ( $R_{VMS}$ ) 短路。但是，只要连接负载，VM 引脚的电压和 BP 电压值相同，这是由于负载造成的。当负载断开时，VM 电压返回到和 BN 电压值相同。

当 BP 引脚和 GND 引脚之间的阻抗增加并等于自动恢复的阻抗，并且 VM 电压返回到过流检测电压 1 ( $V_{IOV1}$ ) 或更低并且过流状态恢复到正常状态时。芯片恢复正常工作状态。（注：自动恢复的阻抗取决于电池电压和过流 1 检测电压的设定值）

## 电池过充保护

当电池电压在正常情况下充电时高于过充电检测电压 ( $V_{CU}$ )，并且检测持续超过过充电检测延迟时间 ( $T_{CU}$ ) 时，M9061 关闭充电控制 MOSFET 以停止充电。这种情况称为过充状态。

## 过放电情况

正常放电时，当电池电压低于过放电检测电压 ( $V_{DL}$ ) 且检测持续时间超过过放电检测延迟时间 ( $T_{DL}$ ) 时，M9061 关闭放电控制 MOSFET，停止放电。这种情况称为过度放电状态。当放电控制 MOSFET 关闭时，VM 电压被芯片内部 VM 和 BP 之间的电阻拉高。当 VM 和 BP 之间的电压差

为 1.3V（典型值）或更低时，电流消耗降低到断电电流消耗 ( $I_{PDN}$ )。这种情况称为断电情况。

当连接充电器且 VM 和 BP 之间的电压差变为 1.3 V（典型值）或更高时，将释放断电状态。此外，当电池电压变为过放电检测电压 ( $V_{DL}$ ) 或更高时，M9061 将放电 MOSFET 打开并恢复正常状态。

## 充电器检测

当处于过放电状态的电池连接到充电器，并且 VM 电压低于充电器检测电压 ( $V_{CHA}$ )。充电器检测功能工作，M9061 将释放过放电状态，并在电池电压等于或高于过放电检测电压 ( $V_{DL}$ ) 时打开放电控制 MOSFET。此操作称为充电器检测。

当处于过放电状态的电池连接到充电器，并且 VM 电压不低于充电器检测电压 ( $V_{CHA}$ )，当电池电压达到过放电检测电压 ( $V_{DL}$ ) + 过放电迟滞电压 ( $V_{HD}$ ) 或更高时，M9061 释放过放电状态。

## 充电电流检测异常

如果在正常情况下充电过程中，VM 电压低于充电器检测电压 ( $V_{CHA}$ )，并且持续过充电检测延迟时间 ( $T_{CU}$ ) 或更长时间，则充电控制 MOSFET 关闭，充电停止。此动作称为异常充电电流检测。

当 VM 和 BN 引脚之间的电压差小于充电器检测电压 ( $V_{CHA}$ ) 时，将释放异常充电电流检测。

## 正常充电循环

当 VCC 引脚电压升至 UVLO 门限电平以上且当一个电池与充电器输出端相连时，一个充电循环开始。如果 BP 引脚电平低于 2.9V，则充电器进入涓流充电模式。在该模式中，M9061 提供约 1/10 的设定充电电流，以便将电池电压提升到一个安全电平，从而实现满电流充电。

当 BP 引脚电压升至 2.9V 以上时，充电器进入恒流模式，此时向电池提供恒定的充电电流，充电电流为 300mA。当 BP 引脚电压达到最终浮充电压 (4.2V) 时，M9061 进入恒压充电模式，且充电电流开始减小。当充电电流降至设定值的 1/10，充电循环结束。

## 热限制

如果芯片温度升高到预设值 145°C，内部热反馈环路将减小充电电流。该功能可防止 M9061 过热，并允许用户提高给定电路板功率处理能力的上限而没有损坏 M9061 的风险。在保证充电器将在最坏情况下自动减小电流的前提下，可根据典型（而不是最坏情况）环境温度来设定

充电电流。

**欠压闭锁 (UVLO)**

一个内部欠压闭锁电路对输入电压进行监控，并在VCC升至欠压闭锁门限以上之前使充电器保持在停机模式。UVLO电路将使充电器保持在停机模式。如果UVLO比较器发生跳变，则在VCC升至比电池电压高100mV之前充电器将不会退出停机模式。

**充电终止**

当充电电流在达到最终浮充电压后降至设定值的1/10时，充电循环被终止。该条件是通过采用一个内部滤波比较器对PROG引脚进行监控来检测的。当PROG引脚电压降至100mV以下的时间超过 $t_{TERM}$ （一般为1.8ms）时，充电被终止。充电电流被关断，M9061进入待机模式，此时输入电源电流降至55 $\mu$ A。（注：C/10终止在涓流充电和热限制模式中失效）。

充电时，BP引脚上的瞬变负载会使PROG引脚电压在DC充电电流降至设定值的1/10之间短暂地降至100mV以下。终止比较器上的1.8ms滤波时间（ $t_{TERM}$ ）确保这种性质的瞬变负载不会导致充电循环过早终止。一旦平均充电电流降至设定值的1/10以下，M9061即终止充电循环并停止通过BP引脚提供任何电流。在这种状态下，BP引脚上的所有负载都必须由电池来供电。

在待机模式中，M9061对BP引脚电压进行连续监控。如果该引脚电压降到4.05V的再充电电压门限（ $V_{RECHRG}$ ）以下，则另一个充电循环开始并再次向电池供应电流。当在待机模式中进行充电循环的手动再启动时，必须先断开输入电压然后再重新接入输入电压，或者通过控制PROG引脚来关断充电器然后再启动。图1示出了一个典型充电循环的状态图。

**充电状态指示**

M9061集成一个开漏输出的状态指示引脚CHRG。当M9061处于充电状态时，CHRG输出下拉，其它状态CHRG输出高阻态。

充电器状态	LED CHRG
充电	亮
充电终止	灭
欠压闭锁	灭

**自动再充电**

一旦充电循环被终止，M9061立即采用一个具有1.8ms

滤波时间的比较器来对BP引脚上的电压进行连续监控。当电池电压降至4.05V（大致对应于电池容量的80%至90%）以下时，充电循环重新开始。这确保了电池被维持在（或接近）一个充满电状态，并免除了进行周期性充电循环启动的需要。在再充电循环过程中，CHRG引脚输出进入一个下拉状态。

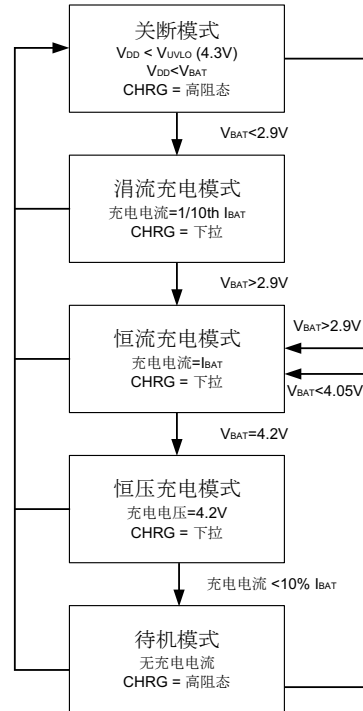


图1 典型充电循环的状态图

**稳定性考虑**

只要电池与充电器的输出端相连，恒定电压模式反馈回路就能够在未采用一个外部电容的情况下保持稳定。在没有接电池时，为了减小纹波电压，建议采用一个输出电容。当采用大数值的低ESR陶瓷电容时，建议增加一个与电容串联的1 $\Omega$ 电阻。如果使用钽电容，则不需要串联电阻。

**升压电感器的选择**

M9061开关频率可达到1MHz，支持使用1.5~4.7 $\mu$ H的小型表面贴装电感。对于给定的电感值和应用条件，设计时应确保电感峰值电流不超过选定供应商给出的电感的最大电流额定值。

**升压输入和输出电容的选择**

M9061的驱动架构可以使用非常小的输入电容。对于只需要驱动小负载输出电流的应用方案，输入电容是可选的。芯片启动输出后，IC就由OUT供电。因此可以选择

较小电容，或着不放电容。

输出电容用于稳定电路并向负载提供电流。需要选择低ESR的瓷片电容，电容值从2.2uF到22uF都可以使用。较小容值的电容器通常体积小成本低，而较大的电容器可以提供更低的输出电压波纹和更好的瞬态负载响应。此外，设计极低的启动电压电路时，需要使用更大的输出电容器，使电路在重载条件下可以正常启动。

### 升压使能功能

M9061通过EN引脚控制内部升压模块工作状态。EN引脚输入高电平，内部升压模块工作，OUT输出5V；EN引脚输入低电平，内部升压模块不工作，OUT输出电压和升压电路输入电压相同。

**注意：**EN引脚在升压模块上电时务必保证低电平，输入电压稳定后，通过EN引脚控制升压模块工作。通过EN引脚关闭升压模块前请先关闭数据载波功能，DATA引脚输入低电平，然后EN引脚输入低电平关闭升压模块。

### 数据载波

M9061内置直流载波功能，数据信号通过DATA引脚输入，

M9061根据DATA引脚输入数据信号高低电平控制OUT引脚到VO引脚导通状况，实现数据载波功能，VO引脚输出载波信号。负载机根据VO电压载波数据信号进行解码通讯。

**注意：**数据载波功能必须在升压模块正常工作后才可以打开。

### 功耗考虑

芯片结温依赖于环境温度、PCB布局、负载和封装类型等多种因素。功耗与芯片结温可根据以下公式计算：

$$P_D = R_{DS(ON)} \times I_{OUT}^2$$

根据 $P_D$ 结温可由以下公式求得：

$$T_J = P_D \times \theta_{JA} + T_A$$

其中

$T_J$  是芯片结温

$T_A$  是环境温度

$\theta_{JA}$ 是封装热阻

### 参考设计

$V_{IN}$  : 4.5 ~ 14V

$V_{BP}$  : 4.2V

$I_{CHG}$  : 300mA

$V_O$  : 5V@300mA

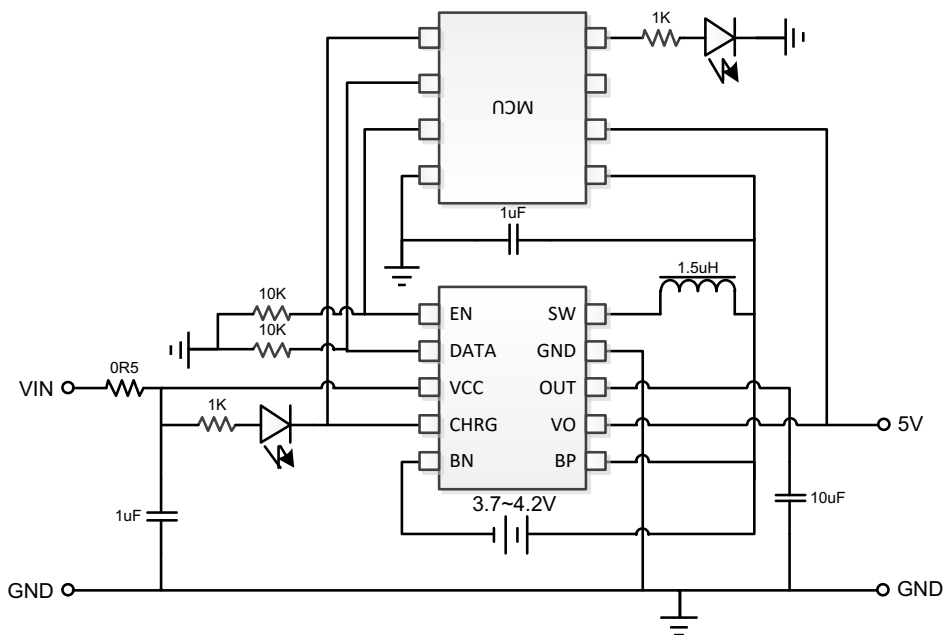
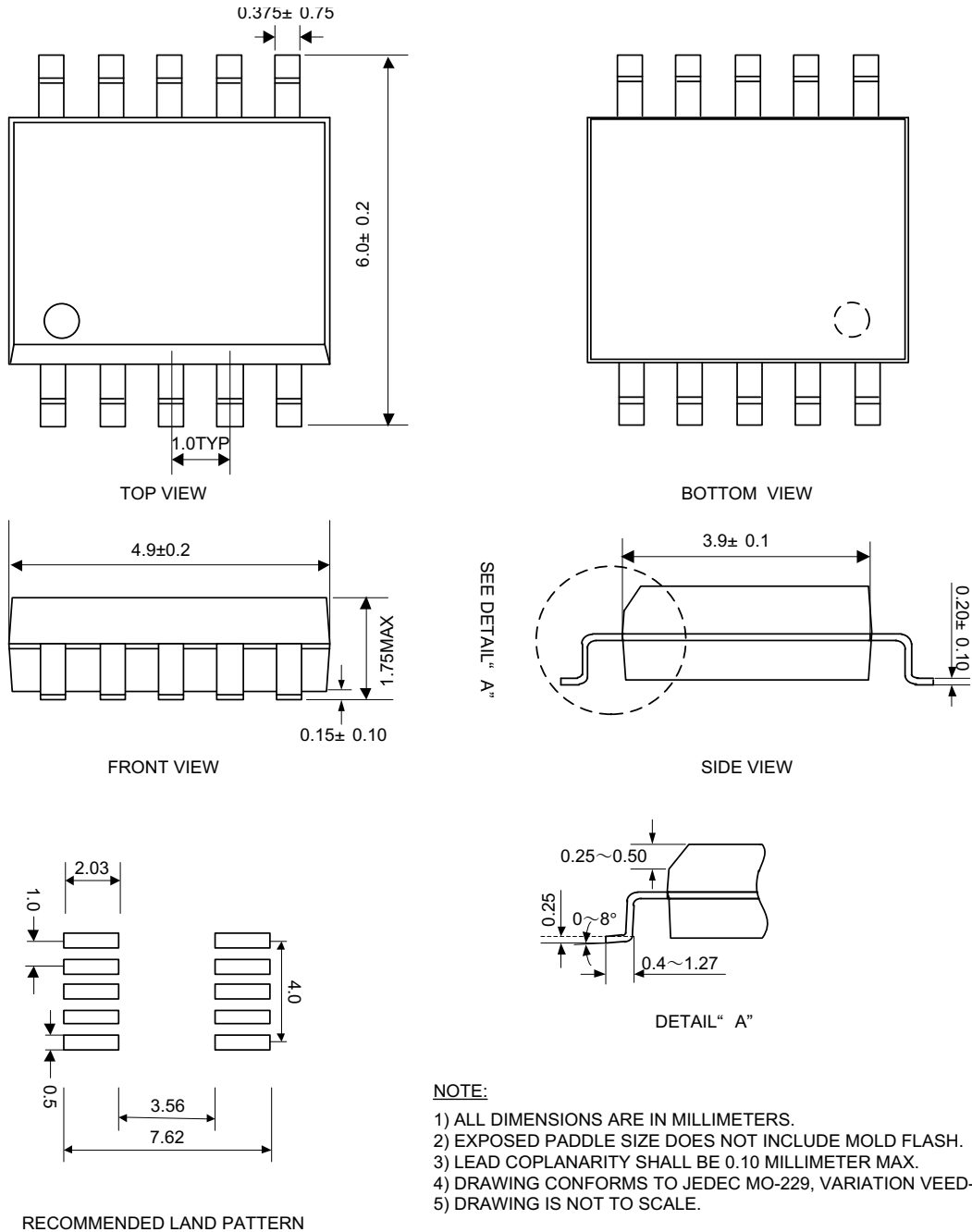


图2 参考设计电路

封装描述

SSOP10 封装尺寸 (mm)



- NOTE:**
- 1) ALL DIMENSIONS ARE IN MILLIMETERS.
  - 2) EXPOSED PADDLE SIZE DOES NOT INCLUDE MOLD FLASH.
  - 3) LEAD COPLANARITY SHALL BE 0.10 MILLIMETER MAX.
  - 4) DRAWING CONFORMS TO JEDEC MO-229, VARIATION VEED-5.
  - 5) DRAWING IS NOT TO SCALE.

声明：西安新摩尔半导体有限公司确保以上信息准确可靠，同时保留在不发布任何通知的情况下对以上信息进行修改的权利。使用者在将西安新摩尔半导体有限公司的产品整合到任何应用的过程中，应确保不侵犯第三方知识产权；未按以上信息所规定的应用条件和参数进行使用所造成的损失，西安新摩尔半导体有限公司不负任何法律责任。